

ACM6754S 三相 180° 正弦/方波, 无感 或者外置霍尔的直流无刷电机驱动器

1. 功能

- 输入电压范围: 4.5V - 28V (耐压 39V)
- 导通电阻(上管+下管): 160mΩ, 3.8A 相电流能力
- ACM6754S 支持 180° 无感正弦驱动 (极低噪音)、无感开窗正弦驱动、无感方波驱动, 无需外部电流检测电阻, 根据具体应用灵活可选.
- 支持电压环、转速环、电流环、功率环.
- 内置 5V 和 3.3V LDO
- FG 速度指示信号 (电周期或者机械周期, 分频比可设置)
- VCC 电压检测 I²C 上报
- 内部结温 I²C 上报
- 相电流实时 I²C 上报 (仅在正弦驱动模式下有效)
- 外部 DIR 管脚或者 I²C 寄存器控制正反转
- 刹车控制
 - 外部刹车 BRAKE pin 控制
 - I²C 接口: 通过寄存器进行刹车控制
- 4 种灵活的速度控制方式
 - 特定的速度控制管脚 SPEED: 接受外部模拟电压调速或者 PWM 占空比调速或者 Clock 调速
 - I²C 寄存器控制调速
- 保护功能
 - 过流保护以及堵转保护
 - 过压/欠压保护
 - 过温保护
 - 电压防倒灌 (防过冲) 机制
 - 水泵空载保护机制
- 静态电流(待机模式下): 150uA, 通过 I²C 速度命令 (配置为零)且外部 SPEED 管脚电压设置为零
- 静态电流 (休眠模式下): 15uA, 通过外部 SPEED 管脚电压变高唤醒

2. 应用

- 风扇类电机驱动
- 水泵/油泵类电机驱动
- 其他变负载类应用, 如扫地机行走轮、美容仪等

3. 简要介绍

ACM6754S 是一款三相无刷直流电机驱动芯片, 内部集成无感三相无刷电机驱动算法、相电流检测电路、栅极驱动电路以及功率 MOS 管. 支持最大 4.8A 的相电流. ACM6754S 的高集成度以及精简外围特别适用于高功率密度、小尺寸、静音要求高的三相无刷电机驱动器应用场景.

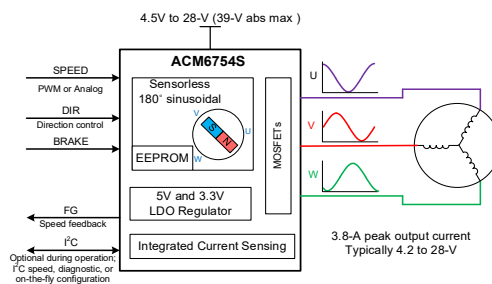
ACM6754S 支持多种驱动方式, 包括无感 180° 正弦驱动、无感方波驱动以及开窗正弦驱动. 其中无感 180° 正弦驱动可有效避免因高次谐波导致的电磁音干扰, 无感方波驱动适用于输出转矩大或者要求快速启动类应用. ACM6754S 可以根据用户提供的电机参数进行有效启动、加速以及恒转速运行. 用户参数可以通过烧写长期固定 (硬件模式, 内部 EEPROM 编程烧写) 或者通过 I²C 在线控制 (软件模式, 通过 I²C 寄存器进行参数初始化或者在线控制).

ACM6754S 支持多种速度控制. 外部 PWM 占空比调速、外部模拟电压调速、I²C 寄存器调速以及外部 PWM 频率调速.

ACM6754S 支持多种保护机制用来保护 ACM6754S 自身以及外部电机.

4. Device Information

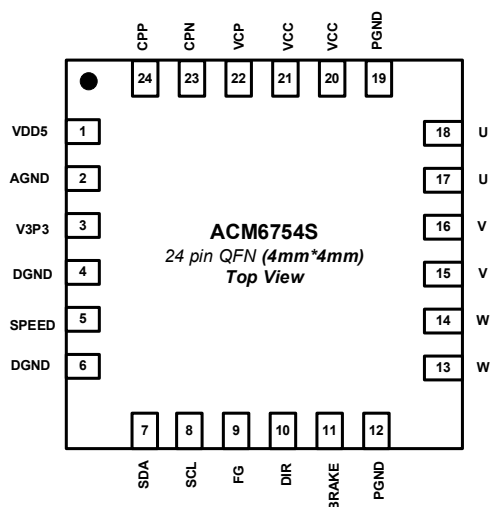
料号	封装	塑封体尺寸
ACM6754S	QFN (24)	4 mm × 4 mm
ACM6755S	QFN (28)	5 mm × 5 mm



简易应用框图

5. 管脚定义以及管脚功能描述

5.1 ACM6754S



Pin No.	Name	Type	Description
1	VDD5	Power	内部 5V LDO 输出. 从 VCC 电压转换而来. 给内部模拟电路和内部 3.3V LDO 供电. 如果给外部电路供电, 该 5V LDO 外部输出电流能力在 35mA.
2	AGND	Ground	模拟地
3	V3P3	Power	内部 3.3V LDO 输出. 该电压从 5V LDO 输出电压转换而来. 用来给内部数字电路和接口供电. 如果需要给外部电路供电, 该 3.3V LDO 的外部输出电流能力在 35mA.
4	DGND	Ground	数字地
5	SPEED	Input	调速管脚. 可以支持模拟电压调速或者 PWM 占空比调速或者 Clock 调速. 模拟电压调速满转速在 3.0V. 该管脚耐压可以到 VCC.
6	DGND	Ground	数字地
7	SDA	Input/Output	I ² C 数据信号. 该管脚工作在 5V 域, 兼容 3.3V 电平.
8	SCL	Input	I ² C 时钟信号. 该管脚工作在 5V 域, 兼容 3.3V 电平.
9	FG	Output	电机运转速度指示信号. 可以配置为电周期输出或者机械周期输出. 内部为集电极开漏输出, 需要外挂上拉电阻到外部电源, 上拉电压最高支持到 VCC.
10	DIR	Input	电机运转的方向控制 低电平, 电压相序为 OUT A -> OUT B->OUT C 高电平, 电压相序为 OUT A->OUT C->OUT B 通过外部上拉电阻上拉到 3.3V/5V 或者通过外部控制器内部的上拉电阻上拉 设置为高电平. 外部直接接地或者通过外部控制器内部的下拉电阻设置为低电平.
11	BRAKE	Input	刹车控制管脚 高电平->刹停电机 低电平->正常运转 通过外部上拉电阻上拉到 3.3V/5V 或者通过外部控制器内部的上拉电阻上拉 设置为高电平. 外部直接接地或者通过外部控制器内部的下拉电阻设置为低电平.
12, 19	PGND	Ground	模拟地
13, 14	W	Output	连接电机 W 相
15, 16	V	Output	连接电机 V 相
17, 18	U	Output	连接电机 U 相
20, 21	VCC	Power	供电电源管脚
22	VCP	Power	电荷泵输出. 通过一个 X5R 或者 X7R, 1 μ F, 额定电压 16-V 及以上的陶瓷电容跨接在 VCP 和 VCC 管脚之间
23	CPN	Power	电荷泵的开关节点. 通过一个 X5R 或者 X7R, 0.1 μ F 的陶瓷电容跨接在 CPP 和 CPN 管脚之间. 该电容额定电压保证至少在 ACM6754 工作电压的两倍.
24	CPP	Power	
Thermal Pad	-	GND	散热焊盘. 需要接地.

6. 系列产品对比

器件名称	操作电压范围	换相方式	传感器	封装	输出相电流能力
ACM6753	5V ~ 18V	180° 正弦	无感	QFN24 (4mmx 4mm)	3.2A
ACM6763-Q1 (车规)	4.2V~ 32V	180° 正弦	无感	QFN28 (5mmx 5mm)	3.2A
ACM6754S	4.2V~ 28V	180° 正弦/方波/开 窗正弦 可选	无感	QFN24 (4mmx 4mm)	3.8A
ACM6755S	4.2V~ 28V	180° 正弦/方波/开 窗正弦 可选	无感 或者 HALL	QFN28 (5mmx 5mm)	3.8A

7. 产品规格

7.1 绝对耐压

绝对耐压是器件能允许的最大范围电压，在这种宽电压下只保证器件不损坏，并不保证功能、性能正常。操作范围说明参考备注⁽¹⁾

		MIN	MAX	UNIT
输入电压 ⁽²⁾	VCC	-0.3	39	V
	SPEED	-0.3	V _(VCC)	
	PGND, AGND, DGND	-0.3	0.3	
	SCL, SDA	-0.3	6	
	BRAKE	-0.3	6	
	HALL_IN	-0.3	6	
	DIR	-0.3	6	
输出电压	U, V, W	-1	30	V
	VDD5	-0.3	7	
	V3P3	-0.3	4	
	FG, /FAULT	-0.3	V _(VCC)	
	VCP	-0.3	V _{(VCC)+5}	
	CPN	-0.3	V _{(VCC)+5}	
	CPP	-0.3	30	
结温允许工作范围, T _{J_MAX}		-40	150	°C
T _{stg}	储藏温度	-55	150	°C

- (1) 超过表中所列的电压、温度范围可能导致永久性的损坏。所列最大、最小电压只是极限压力测试，并不能保证该电压下芯片工作正常，芯片正常工作的允许操作电压、温度范围参见“推荐的操作电压、温度范围”。
- (2) 所列所有电压的参考点均为 GND，为电压节点与 GND 之间的压差

7.2 允许的 ESD 范围

			VALUE	UNIT
V _(ESD)	Electrostatic discharge	Human-body model (HBM), per ANSI/ESDA/JEDEC JS-001, all pins ⁽¹⁾	+/- 4000	V
		Charged-device model (CDM), per JEDEC specification JESD22-C101, all pins ⁽²⁾	+/- 1000	

- (1) JEDEC document JEP155 states that 500-V HBM allows safe manufacturing with a standard ESD control process.
- (2) JEDEC document JEP157 states that 250-V CDM allows safe manufacturing with a standard ESD control process.

7.3 推荐的操作电压、温度范围

所列参数均基于表格中所列的推荐温度范围..

		MIN	NOM	MAX	UNIT
供电电压	VCC	4.5	24	28	V
电压操作范围	U, V, W	-0.7		28	V
	SPEED, FG	-0.3	5	28	
	SCL, SDA, DIR, BRAKE	-0.1	3.3	5.5	V
	PGND, AGND, DGND	-0.1		0.1	V
	T _A	Ambient Operating Temperature	-40		125

7.4 Thermal Information

THERMAL METRIC		QFN	UNIT
		24 PINS	
R _{θJA}	Junction-to-ambient thermal resistance, 2-side PCB, 1-in. ² copper	45	°C/W

7.5 电气参数

所列参数均基于文中所推荐温度范围.

参数	测试条件	最小	典型	最大	单位	
供电电流						
I _{VCC} (VCC 上电流)	Hi-Z 模式	T _A =25°C; SPEED = 0 V; V _(VCC) =12V;		11	mA	
	Standby Mode (待机模式) (软件模式下使用, I ² C 控制)	T _A =25°C; SPEED = 0 V; V _(VCC) =12V;		120		150
	Sleep Mode (休眠模式) (硬件模式下使用, EEPROM 烧写)	T _A =25°C; SPEED = 0 V; V _(VCC) =12V;		15	25	μA
OVLO (过压保护门限)						
OVLO_R	V _{CC} 过压保护门限	Rise Threshold, T _A = 25°C		31.4	V	
OVLO_F		Fall Threshold, T _A = 25°C		30.7		
UVLO (欠压保护门限)						
UVLO_R	V _{CC} 欠压保护门限	Rise Threshold, T _A = 25°C		4.2	V	
UVLO_F		Fall Threshold, T _A = 25°C		3.9		
LDO OUTPUT (内部 LDO 输出)						
VDD5	T _A = -40°C~125°C		4.8	5	5.2	V
V3P3	T _A = -40°C~125°C		3	3.4	3.6	
INTEGRATED MOSFET (内部功率 MOS 管)						
R _{DS(ON)} 导通电阻	导通电阻 (上管 + 下管)	T _A =25°C; V _(VCC) =12V; V _(VCP) =17V		0.16	Ω	
		T _A =85°C; V _(VCC) =12V; V _(VCP) =17V		0.22		
SPEED – ANALOG MODE (SPEED pin 模拟电压调速模式)						
V _{ANA_FS}	全速下对应的 SPEED pin 电压			V _(V3P3) × 0.9 (3.0)	V	
V _{ANA_ZS}	速度降为 0 的阈值			100	mV	
T _{SAM}	模拟电压调速的采样周期			320	μS	
V _{ANA_RES}	模拟电压调速的分辨率			5.8	mV	
SPEED – PWM DIGITAL MODE (SPEED pin PWM 占空比调速模式)						
V _{DIG_IH}	PWM 输入高电平判决门限		1.9		V	
V _{DIG_IL}	PWM 输入低电平判决门限			1.05	V	
f _{PWM}	PWM 输入频率范围		0.04	100	kHz	
STANDBY MODE (待机模式, 软件模式下使用)						
V _{EN_SB}	模拟电压调速下 SPEED pin 进入待机模式的电压门限	SPEED_CTRL_MODE=0 (analog mode)	100		mV	
V _{EX_SB}	模拟电压调速下 SPEED pin 退出待机模式的电压门限		1		V	
t _{EX_SB_ANA}	模拟电压调速下, 退出待机模式的时间	SPEED_CTRL_MODE=0 (analog mode), SPEED > V _{EX_SB}	1		ms	
t _{EN_SB_ANA}	模拟电压调速下, 进入待机模式的时间	SPEED_CTRL_MODE=0 (analog mode), SPEED < V _{EN_SB}	30		ms	
t _{EX_SB_PWM}	PWM 调速模式下, 退出待机模式的时间	SPEED_CTRL_MODE=1 (PWM mode), SPEED > V _{DIG_IH}	1		ms	
t _{EN_SB_PWM}	PWM 调速模式下, 进入待机模式的时间	SPEED_CTRL_MODE=1 (PWM mode), SPEED < V _{DIG_IL}	30		ms	

参数	测试条件	最小	典型	最大	单位
SLEEP MODE (休眠模式, 硬件模式下使用)					
V _{EN_SL}	模拟电压调速下 SPEED pin 进入休眠模式的电压门限	SPEED_CTRL_MODE=0 (analog mode)	100		mV
V _{EX_SL}	模拟电压调速下 SPEED pin 退出休眠模式的电压门限			1	V
t _{EX_SL_ANA}	模拟电压调速下, 退出休眠模式的时间	SPEED_CTRL_MODE=0 (analog mode), SPEED > V _{EX_SB}		5	ms
t _{EN_SL_ANA}	模拟电压调速下, 进入休眠模式的时间	SPEED_CTRL_MODE=0 (analog mode), SPEED < V _{EN_SB}		30	ms
t _{EX_SL_PWM}	PWM 调速模式下, 退出休眠模式的时间	SPEED_CTRL_MODE=1 (PWM mode), SPEED > V _{DIG_IH}		5	ms
t _{EN_SL_PWM}	PWM 调速模式下, 进入休眠模式的时间	SPEED_CTRL_MODE=1 (PWM mode), SPEED < V _{DIG_IL}		30	ms
DIGITAL I/O (DIR, BRAKE, FG)					
V _{DIR_H}	DIR pin (方向控制管脚) 输入高电平判决门限		1.9		V
V _{DIR_L}	DIR pin (方向控制管脚) 输入低电平判决门限			1.05	V
V _{BRAKE_H}	BRAKE pin (刹车管脚) 输入高电平判决门限		1.9		V
V _{BRAKE_L}	BRAKE pin (刹车管脚) 输入低电平判决门限			1.05	V
I _{FG_SINK}	Output sink current 输出吸电流能力	V _{OUT} = 0.3V	5		mA
I²C SERIAL INTERFACE					
V _{I2C_H}	I ² C 高电平判决门限		1.9		V
V _{I2C_L}	I ² C 低电平判决门限			1.05	V
LOCK DETECTION RELEASE TIME					
T _{LOCK_OFF}	堵转保护释放时间 (保护持续时间, 可以编程设置)		0.4	25.8	s
T _{LOCK_ENTER}	堵转检测时间 (堵转持续时间超过门限开始堵转保护)			0.3	s
OVERCURRENT PROTECTION					
I _{OC_LIMIT}	过流关断门限	T _A = 25°C; PHASE		5.8	A
LOCK DETECTION CURRENT THRESHOLD					
I _{LOCK_LIMIT}	堵转电流保护门限	T _A = 25°C; PHASE, adjustable via register	0.2	3.8	A
THERMAL SHUTDOWN					
T _{SDN}	过温关断门限	Shutdown temperature (过温关断门限)		150	°C
T _{SDN_HYS}		Hysteresis (迟滞温度, 决定关断后降低到阈值门限以下多少度后恢复输出)		10	°C

8. 功能描述

8.1 整体介绍

ACM6754S 是一款内部集成算法、电流检测、功率 MOS 的全集成、三相无刷直流电机驱动芯片, 支持高达 3.8A 相电流. 该器件特别适用于需要精简外围、静音、低电压(4.5V-28V 范围)且要求高功率密度的直流无刷电机驱动应用场景.

ACM6754S 可以通过 I²C 接口进行电机参数烧写或者 I²C 在线控制. 工程师在早期调试阶段可以通过 I²C 进行调试, 系统调试稳定后可以通过 I²C 进行参数烧写固化 (烧写成功后上电可直接通过 PWM 占空比以及模拟电压调速驱动电机运转) 或者在系统上有主控芯片的场景下继续用 I²C 进行参数初始化、调速控制.

ACM6754S 支持 180 度有感或者无感正弦波控制, 电机运转过程中保持极小的转矩波动, 静音效果好. 另外也支持无感方波驱动, 从而获得更快的加速度和更大的输出转矩.

ACM6754S 内部集成多种保护机制以及错误保护机制来确保器件可靠性:

1. 防过冲保护功能避免因为电机减速或者刹停过程中倒灌电流导致的 VCC 电容过充.
2. 内部集成相电流检测电阻, 实时监控电机相电流避免过大电流烧毁内部 MOS 管.
3. 实时检测电机相电流, 电机堵转保护电流门限可调. 针对不同的电机和具体应用条件进行门限设置.
4. 对供电电压进行过压和欠压监控. 一旦检测到过压 (超过 31V) 或者欠压 (低于 3.9V) 会将输出功率管关闭以保护芯片.
5. 过温关断.

ACM6754S 的内部换相控制算法实时监控电机相电流和当前 VCC 供电电压. 内部换相算法通过上述信息实时的预测反电动势. 同时 VCC 供电电压信息和相电流信息也可以通过 I²C 寄存器上报, 用户可以利用该数据进行调试、诊断或者更高级的系统控制.

ACM6754S 接口非常灵活. 除了 I²C 接口 (硬件模式下用于参数烧写 或者 软件模式下用于控制) 外, 还有 SPEED 管脚、BRAKE 管脚以及 FG 管脚.

1. SPEED 管脚是调速管脚, 可用于模拟电压调速、PWM 占空比调速或者 Clock 频率调速. 在 PWM 占空比调速模式下, SPEED 管脚还可以配置为相位 180° 反转模式兼容有些应用场景下输入 PWM 反相的情况.
2. DIR 管脚是方向控制管脚. 设置为低电平, 电压相序为 U -> V -> W; 设置为高电平, 电压相序为 U -> W -> V.
3. BRAKE 管脚是刹车管脚. 高电平, 刹停电机; 低电平, 正常运转. 不用刹车功能时将此管脚接地.
4. FG 管脚. 用于速度指示, 可以配置为输出电周期 (换相周期) 或者机械周期, 具体分频比 (相对电频率的分频比) 可以设置.

ACM6754S 内部集成高可靠性、抗干扰能力强的可编程烧写 EEPROM, 一旦将电机参数和控制参数烧写进 EEPROM, 下次上电 (或者不掉电情况下退出休眠模式) 会自动将 EEPROM 数据导入进内部参数寄存器. EEPROM 支持 >100 次重复烧写.

如果不想烧写, 用户可以采用一个外部廉价的 MCU 通过 I²C 对电机参数和控制参数进行初始化, 也可以用 I²C 寄存器进行调速从而增加灵活性.

8.2 内部系统框图

ACM6754S 内部集成算法控制引擎、EEPROM、采样 ADC、电流检测、5V/3.3V LDO、栅极驱动模块、功率 MOS 管以及各种控制接口。

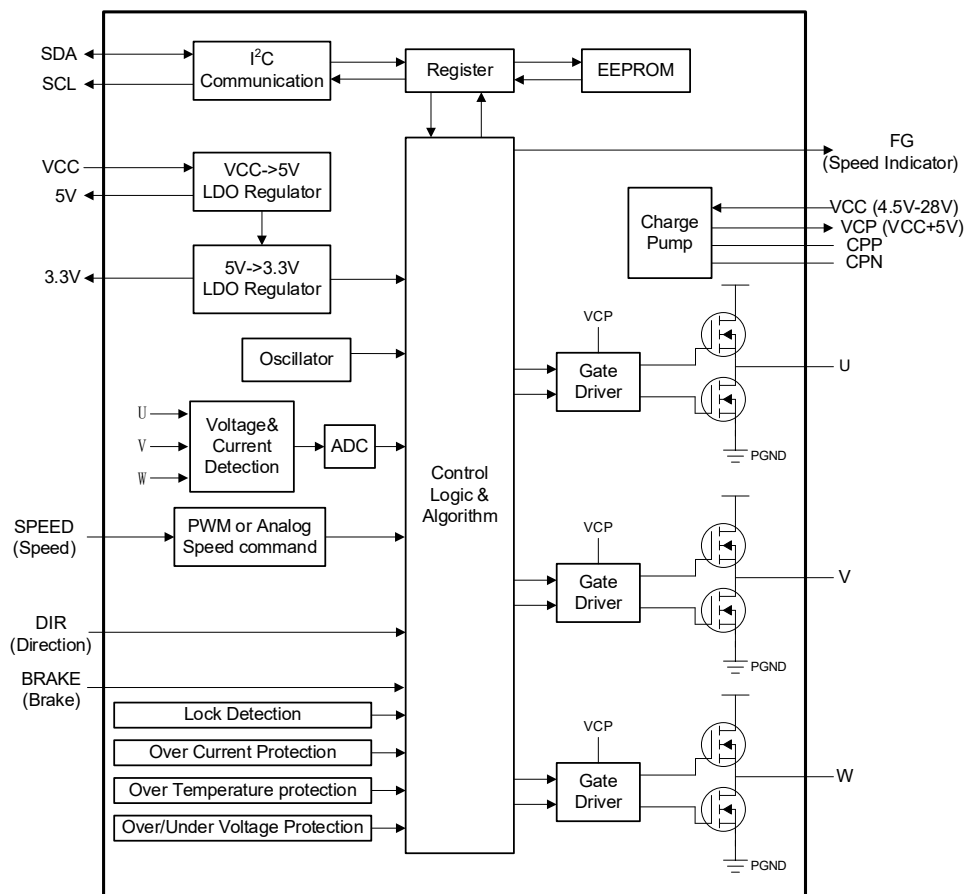


图 1 内部系统框图

8.3 功能模块详细介绍

8.3.1 内部 LDO

ACM6754S 内部集成 1 个 5V LDO 和一个 3.3V LDO. 5V LDO 输入电压来自 ACM6754S 供电电压, 3.3V LDO 输入电压来自 5V LDO 输出. 5V LDO 和 3.3V LDO 主要用于内部电路供电, 但是各自有 35mA 的电流输出能力可供外部电路供电。

5V LDO 输出 和 3.3V LDO 输出电容必须连接到 GND.

8.3.2 保护电路

8.3.2.1 过温关断保护

ACM6754S 内部集成过温关断功能. 一旦检测到内部结温超过 150 °C, 芯片关断输出, 电机停止运转; 持续检测内部温度, 直到温度低于 140 °C 后恢复输出, 电机重新启动.

过温关断错误报警可以通过 0x03 寄存器的 bit1 上报, 如果发生错误, 该 bit 置 1.

8.3.2.2 欠压关断保护

ACM6754S 内部集成欠压保护模块. 欠压保护的迟滞电压是 0.3V. 当 VCC 电压低于 3.9V, ACM6754S 关断输出, 当 VCC 电压重新升高至 4.2V, ACM6754S 恢复输出.

欠压关断保护门限可以通过 ACM6754S 调试软件进行调整. 欠压保护门限可以在 3.9V/6.2V/14.6V/17.3V 之间编程设定.

欠压关断保护错误报警可以通过 0x03 寄存器的 bit3 上报, 如果发生错误, 该 bit 置 1.

8.3.2.3 过压关断保护

ACM6754S 内部集成过压关断保护模块. 过压保护迟滞电压是 0.4V. 当 VCC 电压超过 31.2V 后关断输出, 当 VCC 电压降低至 29.8V 之后恢复输出.

过压关断保护门限可以通过 ACM6754S 调试软件进行调整. 过压保护门限可以在 18V/29V/31V/36V 这 4 种阈值之间编程设定.

过压关断保护错误报警可以通过 0x03 寄存器的 bit2 上报, 如果发生错误, 该 bit 置 1.

8.3.2.4 过流关断保护

过流关断保护模块实时监控流过功率 MOS 管的电流, 一旦发现该电流超过门限 IOC-limit (大约 5.8A 左右), 关断输出. 该保护功能可以避免因为三相电机相与相之间短路导致的大电流对芯片的损坏. 过流关断保护会一直持续维持输出关断直到外部短路不再发生.

过流关断保护错误报警可以通过 0x03 寄存器的 bit0 上报, 如果发生错误, 该 bit 置 1.

相比过流关断保护更多的是保护 ACM6754S 本身. 另外一种与电流保护相关的堵转保护既保护 ACM6754S 自身电路也保护电机本体.

ACM6754S 可以设置不同的堵转电流保护门限 (具体在 0.2A~3.8A 之间调节), 调节对应的具体寄存器为 0x30 寄存器的 bit [5:3].

8.3.2.5 堵转保护

当电机自身机械故障卡死或者因外部负载原因堵转后, 流过电机的相电流会急剧上涨, 超过堵转电流保护门限后 ACM6754S 会关断输出来保护电路以及电机本体. 保护发生 5s 时间后再次尝试恢复输出, 如果电机依旧在堵转状态, ACM6754S 会进行下一轮保护, 继续关断输出 5s (该时间可以编程设置, 0.4s~25s 之间调节, 步进为 0.2s) 直到下一轮尝试. 基于这种保护机制, 可以有效避免系统因为堵转大电流导致的系统持续发热损坏.

堵转关断保护错误报警可以通过 0x04 寄存器的 bit5 上报, 如果发生错误, 该 bit 置 1.

8.3.3 电机速度控制

ACM6754S 提供多种调速方法, 每一种调速方法均可以直接影响输出相电压的幅度. 第一种最直接的方法就是可以直接改变 ACM6754S 的供电电压, 在不使能速度环的情况下, 供电电压越高, 转速越快, 供电电压

越低，转速越低。在恒定的 VCC 供电电压下，用户有 4 种方法可以调整速度：

1. 用户调整 SPEED 管脚上的输入 PWM 占空比。
2. 用户调整 SPEED 管脚上的模拟电压。
3. 用户调整 SPEED 管脚上的 PWM 输入频率 (只有在使能速度环的情况才有效)。
4. 用 I²C 指令进行调速。通过对 0x01 寄存器 (MSB) 和 0x02 寄存器 (LSB)，进行调速，511 对应 100% 占空比。

上述速度指令对应的输入占空比可能和输出占空比呈非线性关系，主要原因存在在如下几个场景：1) 防倒灌保护已经被触发；2) 软件限电流功能 (0x31 寄存器 bit[3:0]) 已经使能，且门限设置较低；

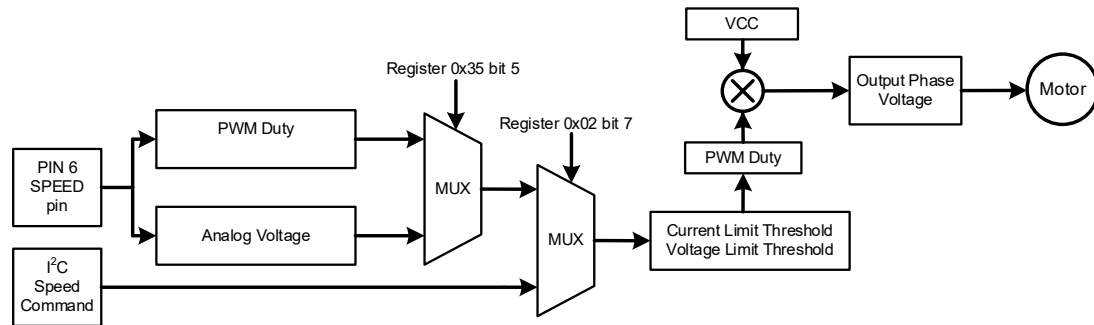


图 2 速度控制

芯片默认采用五段式 SVPWM 电压调制方法，如下图，默认支持过调制，具备较低的开关损耗，芯片支持 25kHz/50kHz 的输出开关频率。芯片也支持七段式 SVPWM。

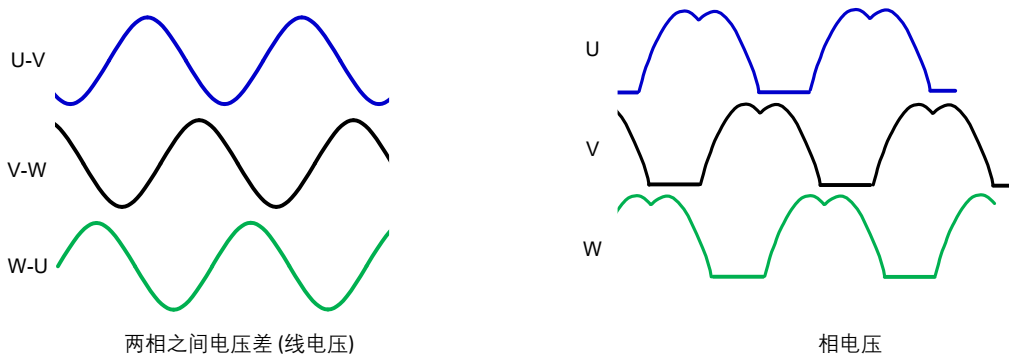


图 3 相电压与线电压波形

8.3.4 休眠 或者 待机模式

ACM6754S 支持两种低功耗模式，一种是待机模式 (Standby)，一种是休眠模式 (Sleep)。

将 0x2c 寄存器的 bit1 设置为 0，选择芯片的低功耗模式为待机模式 (Standby Mode)；将 0x2c 寄存器的 bit1 设置为 1，选择芯片的低功耗模式为休眠模式 (Sleep Mode)；

待机模式下输出功率管关断，电机停止运转，但是内部数字电路保持工作，VCC 上电流控制在 120uA 以内。待机模式下 ACM6754S 内部 I²C 模块处于工作状态，外部控制器依旧可以通过 I²C 总线和 ACM6754S 进行通信 (通过 I²C 寄存器进行对 ACM6754S 实施唤醒)。

进入待机模式的方法是 (前提条件是 0x2c 寄存器的 bit1 设置为 0)：

1. 在 I²C 调速控制模式下，将 SPEED 管脚设置为低电平，同时用 I²C 指令将速度设置为 0；
2. 在 PWM 或者外部模拟电压调速模式下，将 SPEED 管脚设置为低电平。

在 I²C 调速控制模式下，必须选择待机模式，因为只有在这种低功耗模式下，芯片才支持 I²C 指令唤醒。

退出待机模式的方法（前提条件是 0x2c 寄存器的 bit1 设置为 0）：

1. 方法 1，在 I²C 调速控制模式下，用 I²C 指令将速度设置为非 0 值；
2. 方法 2，外部模拟电压调速模式下，将 SPEED 管脚电压设置为超过 1V。
3. 方法 3，外部 PWM 占空比调速模式下，有 PWM 波形低电平到高电平的跳变出现。

休眠模式下输出功率管关断，电机停止运转，同时内部数字电路也停止工作，VCC 电流控制在 15uA 以内。如果用户希望用 I²C 进行调速或者控制，不能选择休眠模式，否则一旦进入休眠模式（关闭内部数字电路）后，无法通过 I²C 进行唤醒。

进入休眠模式的方法（前提条件是 0x2c 寄存器的 bit1 烧写成 1）：

1. 方法 1，外部模拟电压调速模式下，SPEED pin 管脚设置为 0。
2. 方法 2，外部 PWM 占空比调速模式下，占空比为 0，SPEED pin 管脚设置为 0。

退出休眠模式的方法（前提条件是 0x2c 寄存器的 bit1 烧写成 1）：

1. 方法 1，外部模拟电压调速模式下，SPEED pin 管脚设置为超过 1V 电压。
2. 方法 2，外部 PWM 占空比调速模式下，有 PWM 波形低电平到高电平的跳变。

待机模式和休眠模式下 5V LDO 和 3.3V LDO 的外部供电能力有差异，图下表所示：

表 1 待机模式（Standby Mode）和休眠模式（Sleep Mode）下 LDO 状态

低功耗模式	5V LDO	3.3V LDO	功耗（VCC 上电流）
待机模式 (standby mode)	使能（35mA 外供能力）	使能（35mA 外供能力）	150uA
休眠模式 (sleep mode)	使能（无外部供电电流能力）	关闭	<20uA

8.3.5 EEPROM 烧写

ACM6754S 内部集成 EEPROM，可以用来进行电机参数和其他控制参数的烧写。烧写流程如下，推荐在马达停转的情况下进行烧写，烧写完毕后可以回读烧写寄存器验证烧写是否成功。也可以对烧写文件的 CRC 校验码（烧写软件生成）写入芯片的 CRC 校验码寄存器（0x4C 寄存器），然后读取 0x11 寄存器的 bit2 进行比对来验证是否烧写成功。

烧写成功后，EEPROM 里面的数据会在每次上电时（或者从休眠模式退出时）加载进 ACM6754 的寄存器。

烧写时推荐给 ACM6754S 的 VCC 管脚（ACM6754S 的 pin20、pin21）供电在 12V（至少 10.5V 以上）。

1. 第 1 步，寄存器 0x19 bit2 MTP_LAHD_EN 设置为 1。
 2. 第 2 步，将电机参数和其他控制参数写入相应的寄存器（对应寄存器地址：0x20 到 0x4B）
 3. 第 3 步，将 CRC 校验结果写入寄存器 0x4C
 4. 第 4 步，将数据 11001010 (0xCA) 写进寄存器 0x18，作为使能烧写的密码。
 5. 第 5 步，保持寄存器 0x19 的 bit2 MTP_LAHD_EN 为 1，设置寄存器 0x19 的 bit 0 MTP_WRITE 为 1，开始 EEPROM 烧写。
 6. 第 6 步，等待 200ms
 7. 第 7 步，将数据 0x06 写入寄存器 0x19
 8. 第 8 步，反复读取 0x19 寄存器，判断 bit1 是否为 0
 9. 第 9 步，读取报警寄存器 0x11 的 bit2，如果为 0，证明 CRC 校验无错误，烧写成功
- 烧写过程大概需要 ~250 ms，一旦烧写完成，寄存器 0x19 的 bit0 MTP_WRITE 会自动复位成 0。

8.4 主要参数介绍和工作原理

本章节介绍启动和运转电机的控制逻辑, 以及如何配置基本的电机参数和控制参数让电机能够正常运转.

8.4.1 电机参数

电机相电阻和反电动势常数 (K_e) 是无刷电机两个最重要的电机参数. ACM6754S 需要获取这些参数并且配置进相应的寄存器. 相电阻参数对应寄存器位于 0x20 寄存器和 0x21 寄存器的 RM[7:0]和 RM[10:8], 12bits 表示. 反电动势常数(K_e)对应的 寄存器位于 0x21 寄存器和 0x22 寄存器的 K_e [10:8] 和 K_e [7:0].

8.4.1.1 电机相电阻

对于一个 Y 型连接的电机, 电机的相电阻定义位相到中性点之间的电阻 R_{PH} , R_{PH} 内部由 11 位二进制码表示, 见下表.

一个 LSB 是 $10m\Omega$.

表 2 电机相电阻设置

Register 0x21, RM [10:8]	Register 0x20, RM [7:0]	R_{PH} (Ω)
000	00000001	0.01
000	00000010	0.02
000	00000011	0.03
..
000	01100100	1.000
..
111	11111111	20.47

8.4.1.2 反电动势常数 K_e

反电动势常数 K_e , 在电机任意两相之间测量到的 反电动势 (BEMF) 电压与电机的电频率之间的比值 (通常转速越快, 电频率越快, 反电动势越大).

反电动势(K_e) 用一个 11-bit 的二进制码 K_e [10:0] 表示, 如下表所示

表 3 反电动势常数 (K_e) 设置

Register 0x21, K_e [10:8]	Register 0x22, K_e [7:0]	K_e (mV/Hz)
000	00000001	1
000	00000010	2
....
000	10000000	128
....
111	11111111	2047

8.4.2 在不同初始状态下启动电机

电机可能处于下面三种状态中的任意一种状态, 静止、正向旋转或者反向旋转. ACM6754S 内置很多功能支持不同初始状态下的启动.

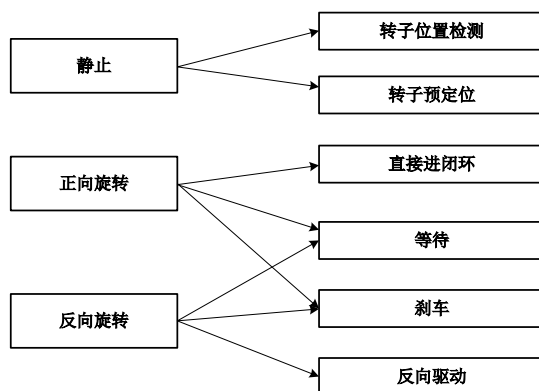


图 4 在不同初始状态下的启动

8.4.3 外部模拟电压调速

外部调速管脚 SPEED 可以配置为外部模拟电压调速 (寄存器 0x35 的 bit5 配置为 0).

在模拟电压调速模式下, SPEED 管脚上的电压可以在 0 to 5V. 如果 SPEED 管脚上电压 $> VANA_FS$ ($3.3 \times 0.9 = 2.97V$), 对应的速度指令为满速. 如果 $VANA_ZS \leq$ SPEED 管脚电压 $\leq VANA_FS$ 速度命令随着 SPEED 管脚电压线性增长. 如果 $SPEED < VANA_ZS$ 速度指令设置为电机停转. 图 5 所示是 SPEED 管脚模拟输入电压和速度指令之间的关系.

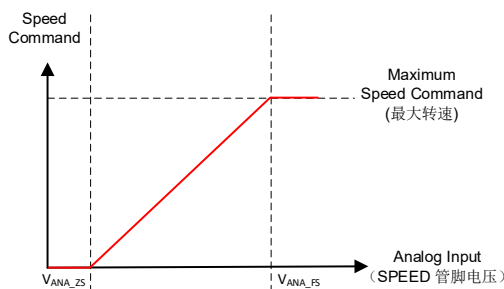


图 5. 模拟电压调速模式

8.4.4 PWM 占空比调速

SPEED 调速管脚可以配置为 PWM 占空比调速方式 (寄存器 0x35 的 bit5 设置为 1).

SPEED 管脚的输入占空比可以配置为 0%到 100%之间.

调速管脚的 PWM 频率可以设置为 25kHz (0x23[1:0] 的 bits 设置为 00) 或者 50kHz (0x23[1:0] 的 bits 设置为 01) 或者 100kHz (0x23[1:0] 的 bits 设置为 10).

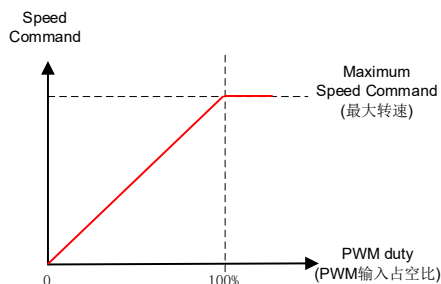


图 6. PWM 模式下的速度指令

8.4.5 I²C 模式下调速

ACM6754S 同样可以通过 I²C 指令进行调速. 要使能 I²C 调速功能, 将 0x02 寄存器 bit7 设置为 1. 当设置为 I²C 调速后, ACM6754S 忽略掉 SPEED 管脚的调速信息.

I²C 调速指令可以通过 0x01 寄存器的 SPEED_REQ [8:1] 和 0x02 寄存器的 SPEED_REQ[0] 进行设置. 9 bits 的调速指令 SPEED_REQ[8:0] 用来设置 加在电机上的峰值电压. 当 SPEED_CTRL [8:0] 设置为 0x1FF (十进制的 511) 时, 相当于 PWM 调速模式下的 100% 占空比.

8.4.6 外部 Clock 调速

ACM6754S 外部 Clock 调速, 基本工作原理是外部通过 SPEED 管脚送入 PWM 信号, 然后输出电频率 (相线上正弦波电流的频率) 和输入 PWM 信号频率成特定倍数关系, 具体倍数和 FG 的分频设置有关.

$$\text{输出电频率} = \text{SPEED 管脚输入 PWM 频率} \times A \div B$$

表 4 Clock 调速模式下 “输出电频率” 和 “SPEED 管脚输入 PWM 频率” 的比值设定

A 0x3B [3:2]	B 0x3B [1:0]	输出电频率 除以 输入 PWM 频率 (SPEED 管脚上频率)
5	1	5
4	1	4
3	1	3
5	2	2.5
4	2	2
5	3	5/3 (小数表示 1.666)
3	2	1.5
4	3	4/3 (小数表示 1.333)
5	4	1.25
1	1	1
3	4	3/4 (小数表示 0.75)
1	2	0.5
1	3	1/3 (小数表示 0.333)
1	4	1/4 (小数表示 0.25)

另外在外部 Clock 调速模式下, 启动阈值 (外部 SPEED 管脚上 PWM 频率从低到高变化, ACM6754S 打开输出的启动频率) 和关停阈值 (外部 SPEED 管脚上 PWM 频率从高到低变化, ACM6754S 关闭输出的阈值频率) 可以调整. 如表 5 所示.

表 5 Clock 调速模式下, 启动阈值频率 和 关停阈值频率

0x42[4:2]	外部 SPEED 管脚上 PWM 频率 启动阈值 (Hz)	外部 SPEED 管脚上 PWM 频率 关停阈值 (Hz)
000	10	5
001	20	15
010	30	25
011	40	35
100	50	45
101	60	55
110	80	75
111	100	95

8.4.7 速度指示(FG) 行为描述

FG 管脚的输出用来做速度指示.

FG 管脚的输出频率可以通过寄存器 0x2F [7:6] 和 Register 0x30 [7:6]来进行设置. 用寄存器 0x2F [7:6] 中的 1 分频、3 分频、4 分频、5 分频可以匹配 1 对极、3 对极、4 对极以及 5 对极的应用场景. 上电默认时 1 分频, 输出电频率信号.

如果是一个 5 对极电机, 配置为 5 分频, 那么 FG 的输出是机械频率 (每秒转多少圈).

FG 频率输出在上电后一直工作, 在芯片进入休眠状态或者待机状态后停止工作.

8.4.8 转速曲线设置

ACM6754S 支持多种不同的速度曲线设置. 本章节附带一些实例进行解释 (具体设置可以参见 ACM6754S 调试软件):

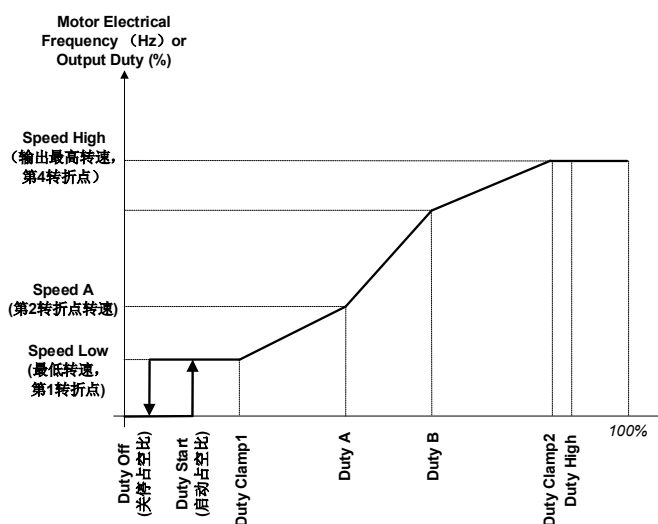


图 7 速度曲线图示 1

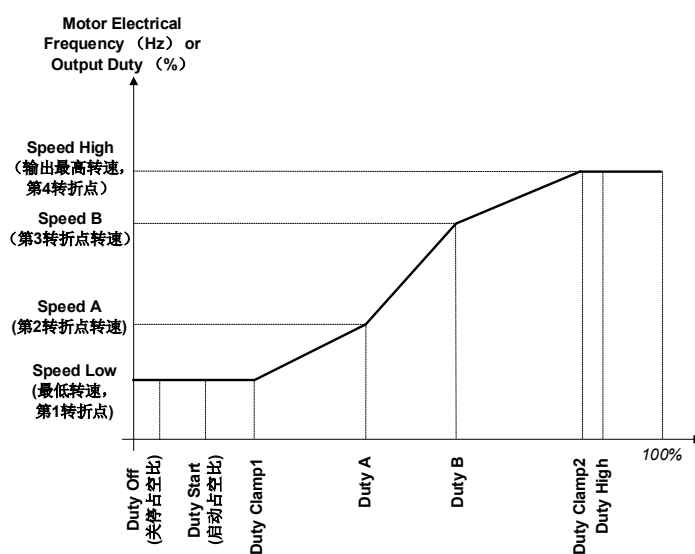


图 8 速度曲线图示 2

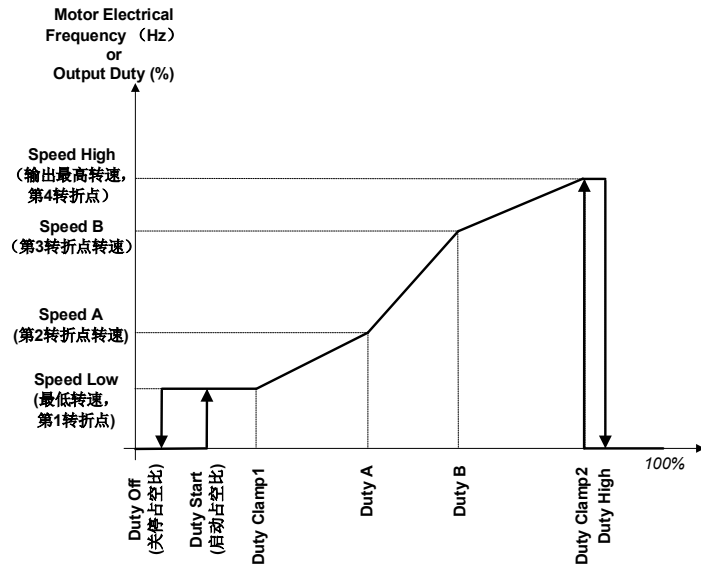


图 9 速度曲线图示 3

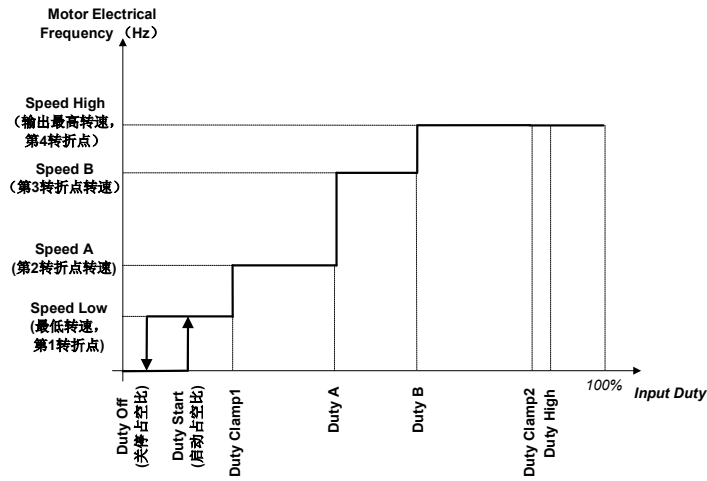


图 10 速度曲线图示 4

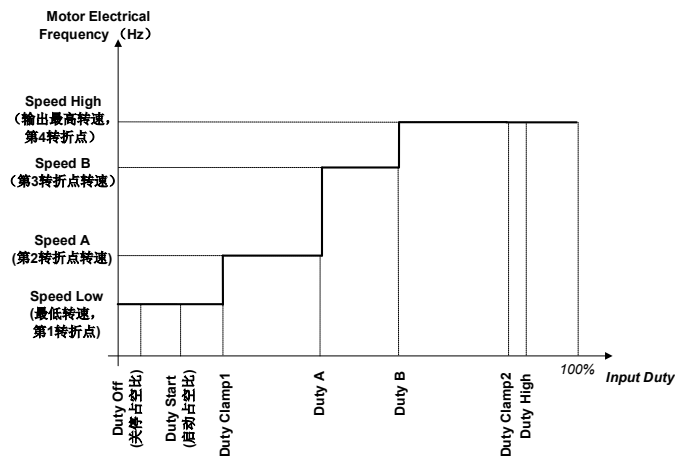


图 11 速度曲线图示 5

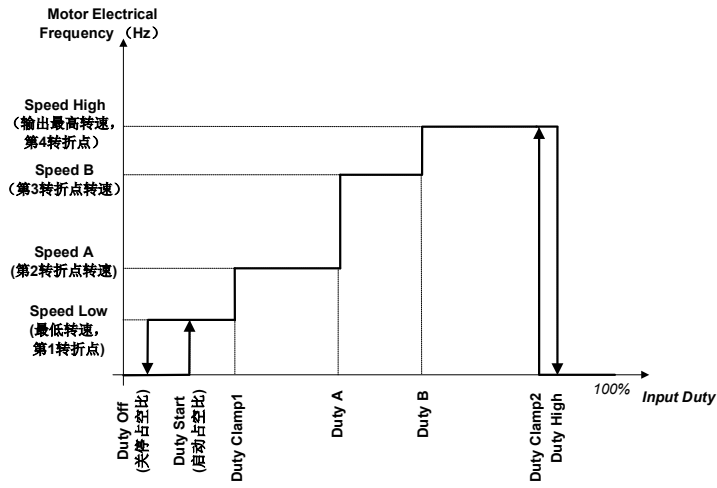


图 12 速度曲线图示 6

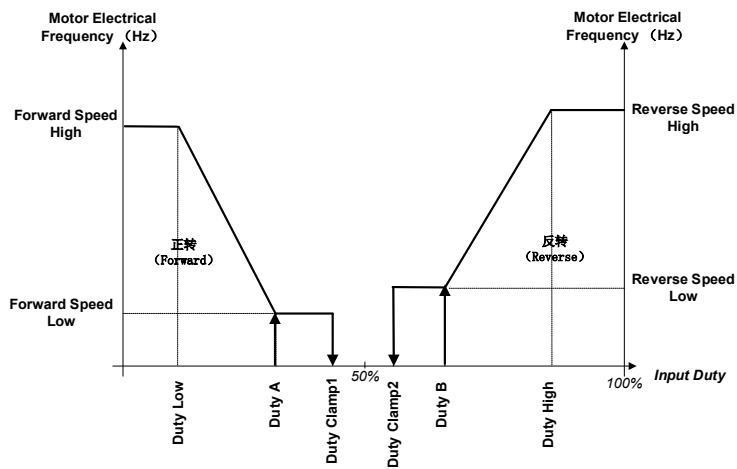


图 13 速度曲线图示 8

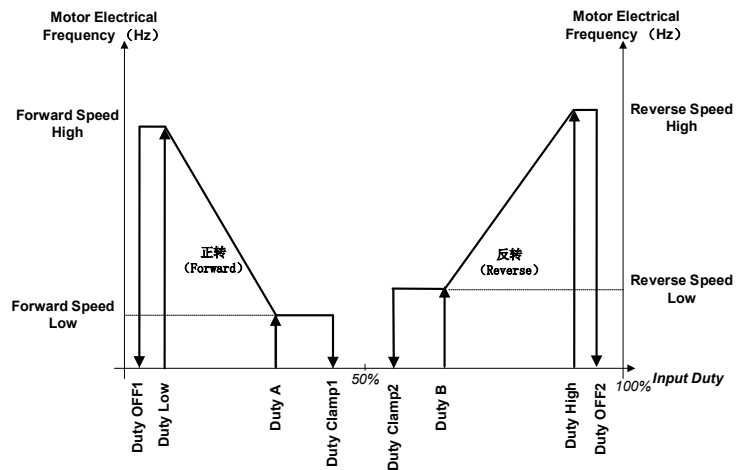


图 14 速度曲线图示 9

8.5 ACM6754S 应用原理图

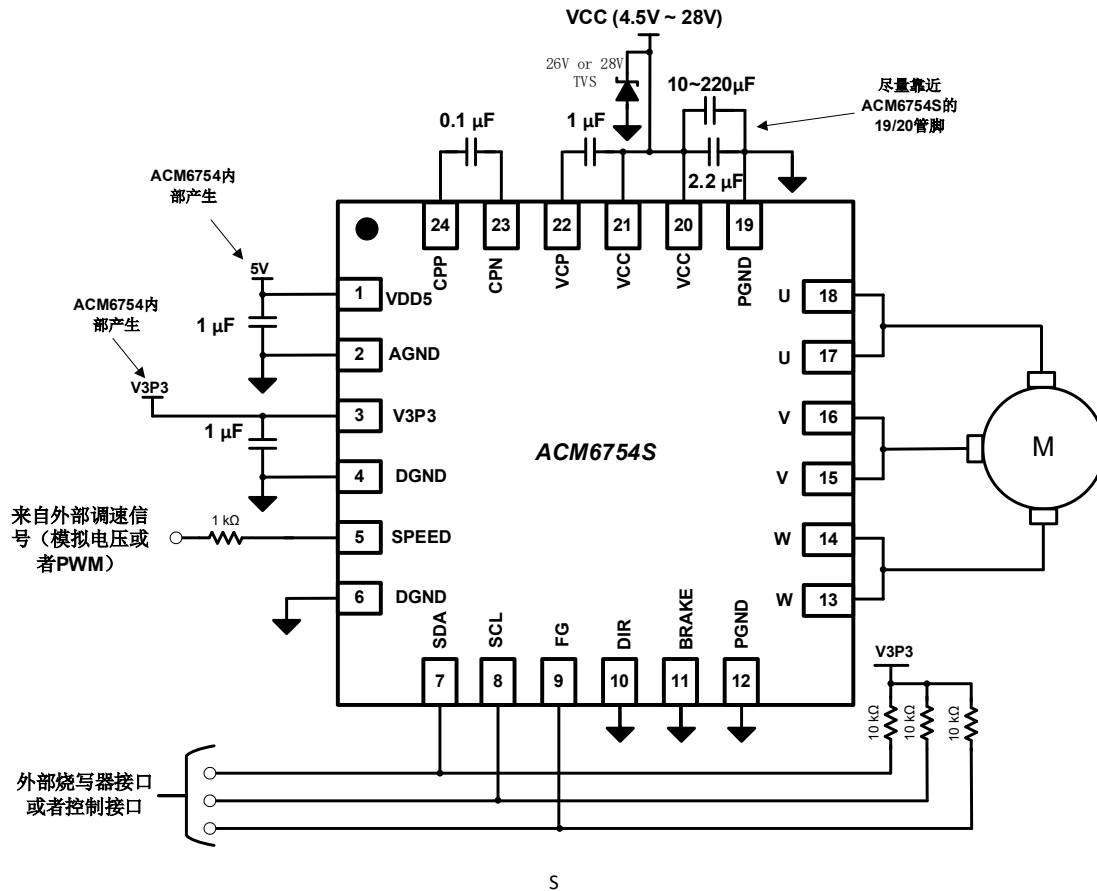


图 15 应用原理图

(注: 备注: 如果用硬件模式, I^2C 在这里只是作为第一次编程烧写的接口)

考虑到具体应用, VCC 上可能需要添加防反接二极管, 客户根据具体的应用自行选择

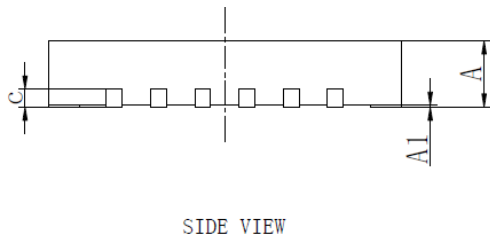
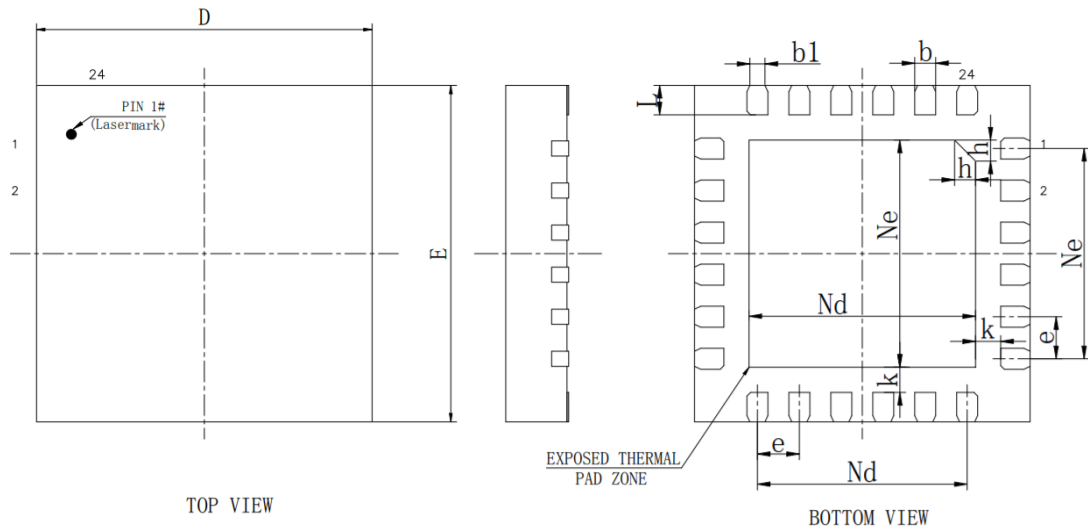
8.7 寄存器表

参考 ACM6754S 调试软件各项调试参数.

9. 封装信息

Orderable Device	Package Type	MPQ	MOQ	Eco Plan	MSL Level	Device Marking
ACM6754S	QFN (24 pin) Tape and Reel	5000	5000	RoHS Compliant Lead-Free Finish	MSL3	ACM6754S

9.1 QFN24



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	0.70	0.75	0.80
A1	0	0.02	0.05
b	0.20	0.25	0.30
b1	0.18REF		
c	0.203REF		
D	3.90	4.00	4.10
D2	2.60	2.70	2.80
e	0.50BSC		
Ne	2.50BSC		
Nd	2.50BSC		
E	3.90	4.00	4.10
E2	2.60	2.70	2.80
L	0.30	0.35	0.40
h	0.20	0.25	0.30
k	0.30REF		