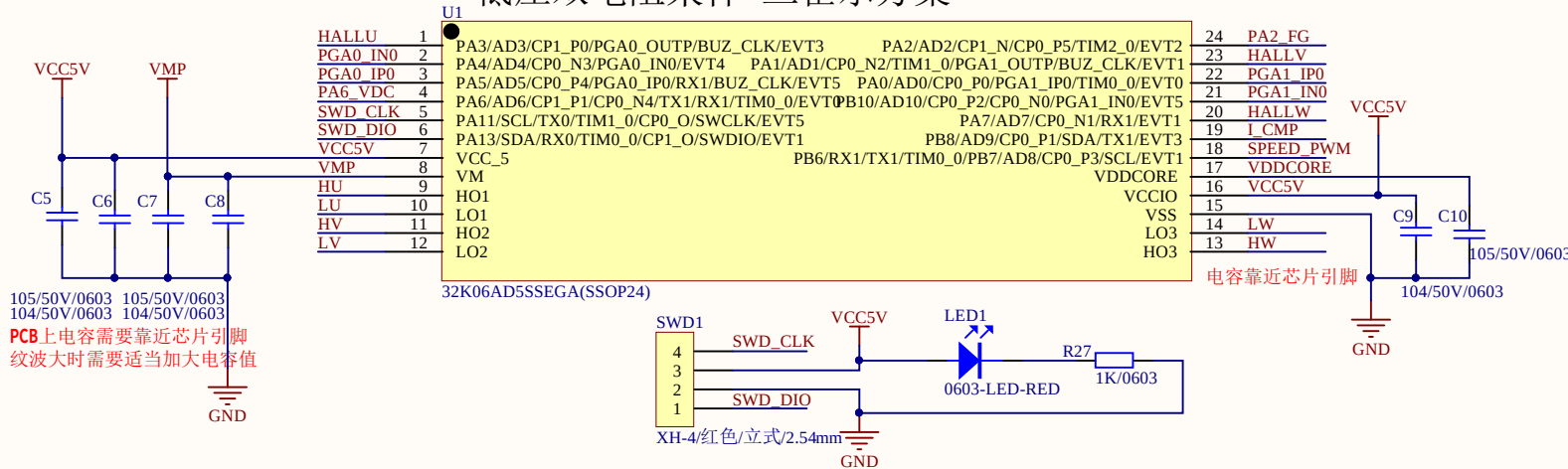


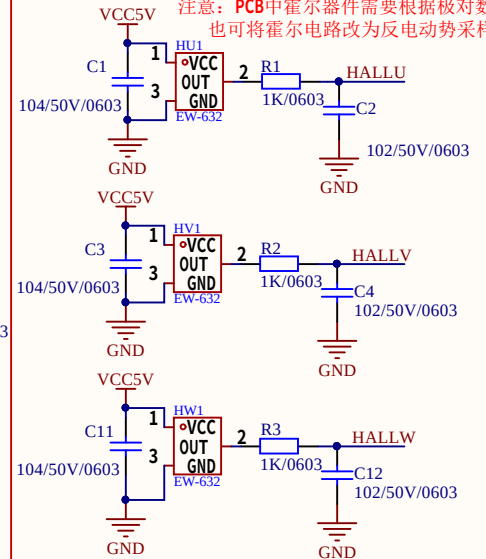
32K06AD_V2.1 SCH

低压双电阻采样+三霍尔方案

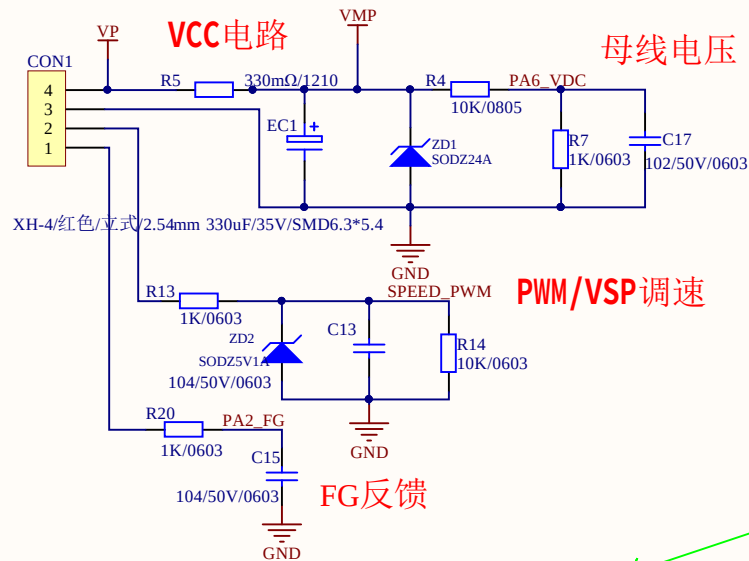


霍尔采样 (可根据实际需求取舍)

注意: PCB中霍尔器件需要根据极对数布局, 也可将霍尔电路改为反电动势采样电路。



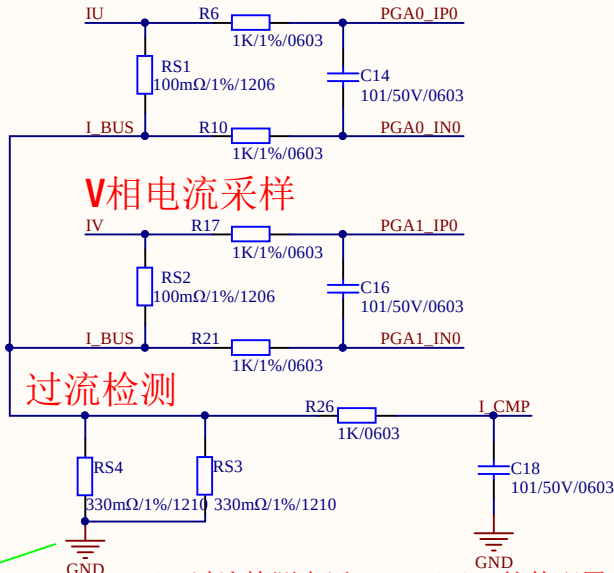
接线端子



PCB中采样电阻GND在EC1电源电容GND处单点接地, 同样芯片电源GND在EC1电源电容GND处单点接地汇合。

U相电流采样

双电阻方案

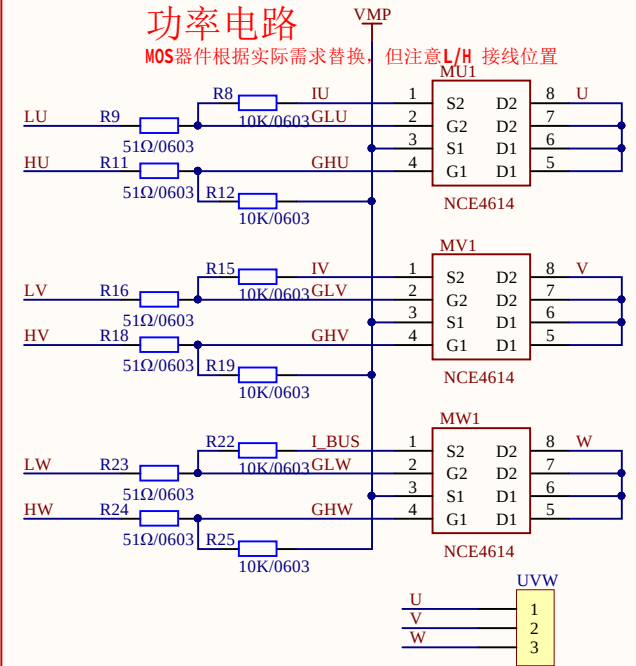


I_CMP过流检测电压Vocp ≥ 0.3V, 软件配置

设电流 I=1A时, Vocp=0.33x1=0.33V, RS3=0.33R, RS4 NC
设电流 I=2A时, Vocp=0.165x2=0.33V, RS3=RS4=0.33R
电阻值根据实际需求可更改, 注意采样电阻封装功率W=12R

功率电路

MOS器件根据实际需求替换, 但注意L/H 接线位置



如果对EMI有较高的要求, 建议在UVW输出端预留串接共模电感。

霍尔根据实际极对数布局
此处布局仅供参考

